

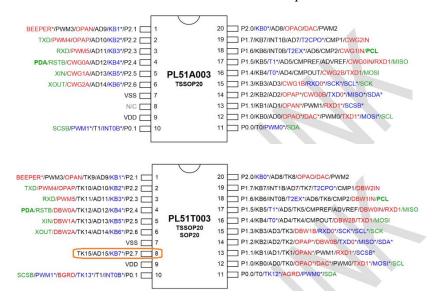


地址: 苏州工业园区金鸡湖大道 1355 号国际科技园三期 12B1-B3 单元 邮编(Post Code): 215021 Add: Room B1-B3, 12F, SISPARK, No. 1355, Jinjihu Avenue, Suzhou Industrial Park, Suzhou

PL51T003 与 PL51A003 的对比说明

(PL51T003 请务必使用最新版本*烧录器)

- 1. PL51T003 系列基于 PL51A003 系列,内部集成了**触摸按键**功能; PL51A003 无触摸按键功能。
- 2. PL51T003 系列在现有版本 PL51A003 系列基础上,增加了一个 GPIO 引脚(P2.7)。替换时程序中需要特别注意此 GPIO 的管脚属性配置与外部 PCB 的匹配,如在 PCB 上接固定电平,建议将此引脚配置为输入引脚;如在 PCB 上浮空或接 Vcap 电容,建议将此引脚配置为输出 0。



- 3. PL51T003 系列在现有版本 PL51A003 系列基础上,增加了 SSOP24/SOP24/QFN24 封装形式。
- 4. PL51T003 支持内部 HIRC 频率**动态校准**功能,可以根据应用需要,在温度变化时(芯片内置温度检测模块)对 HIRC 进行动态校准,提高 HIRC 精度,对于 UART 通讯比较友好。
- 5. PL51T003 的 HIRC 配置为 8MHz 或 12MHz 时,内部 HIRC 时钟源都是经过频率校准的 12MHz, 因此 8MHz 与 12MHz 的 HIRC 都是精准的(@25℃)。而 PL51A003 的 HIRC 配置为 8MHz 时,内部 HIRC 时钟源是经过频率校准的 8MHz;但配置为 12MHz 时,内部 HIRC 时钟源是 未经过频率校准的 12MHz。对于未使用 UART 或 HIRC 精度要求不高的应用,PL51T003 与 PL51A003 可以兼容。
- 注: 本文中涉及 PL51T003 & PL51A003 的 Datasheet 版本分别为:

PL51T003_DS_CN_V0.2_20210730.pdf PL51A003_DS_CN_V0.2_20210318.pdf

*PL51T003 适配的最新烧录器版本请务必与聚元微确认!!!!!

PL51T003